



## Calendarización de prácticas

Código	FODO-05
Versión	01
Página	1/1
Sección ISO	8.2.2, 8.2.3, 8.5.1
Fecha de emisión	06 de enero de 2020

Facultad de Ingeniería

Departamento de Electrónica

Laboratorio de: Diseño Digital

Semestre: 2021-1

Fecha de realización: pendiente

SEMANA	TEMAS DE TEORÍA	Periodo de realización		# Práctica	Nombre de práctica o actividad
		inicio	término		
1	1. Introducción	21-09-20	26-09-20		Presentación del curso y del Sistema de Gestión de la Calidad
2	2. Sistemas numéricos y códigos	28-09-20	03-10-20	1	Tiempos de propagación
3	3. Álgebra Booleana y compuertas lógicas	05-10-20	10-10-20	2	Introducción al software de descripción de hardware y compuertas lógicas
4		12-10-20	17-10-20		
5	4. Circuitos combinacionales	19-10-20	24-10-20	3*	Circuitos aritméticos y Decodificadores
6		26-10-20	31-10-20		
7		02-11-20	07-11-20		
8		09-11-20	14-11-20	4*	Multiplexores
9		16-11-20	21-11-20		
10	5. Circuitos secuenciales	23-11-20	28-11-20	5	Aplicaciones con circuitos combinacionales
11		30-11-20	05-12-20	6	Circuitos Secuenciales: Latch y Flip-Flops
12		07-12-20	12-12-20	7	Contadores y registros
13		04-01-21	09-01-21		
14		11-01-21	16-01-21	8	Máquinas de estado finito
15		18-01-21	23-01-21	Libre	Libre
16		25-01-21	30-01-21		Entrega de calificaciones de profesores de laboratorio a alumnos y entrega de evidencia de evaluación práctica a Responsable del laboratorio
					Preparación de listas de calificaciones finales de laboratorio para la entrega a profesores de teoría

\* Días inhábiles: Noviembre 2 y 16 (ambos lunes)